

CURSO Bacharelado em Engenharia Elétrica			TURMA Eng. Elétrica 9º AN		TURNO Noturno	PERÍODO LETIVO 2025.2
DISCIPLINA Eletrônica Digital	HORÁRIO SEX 19:00 22:00 3 Aula(S)/Semana de	CH 60	PROFESSOR JOSÉ JORGE DE OLIVEIRA NETO			

Nro Aula	Data da aula	Assunto	Nro Aula	Data da aula	Assunto
001	08/08/2025	Conceitos introdutórios Apresentação da Ementa e de conceitos iniciais da disciplina, como os sistemas numéricos decimal e binário	008	03/10/2025	avaliação 1
002	15/08/2025	Conversão Binário Decimal, Decimal Binário, Introdução ao Octal Compreensão da conversão entre os Sistemas Binário e Decimal. Introdução ao Sistema Octal	009	10/10/2025	Teoremas Booleanos e De Morgan estudo de teoremas booleanos para simplificação de circuitos lógicos
003	22/08/2025	Hexadecimal e BCD Compreensão do sistema numérico hexadecimal e o sistema de codificação BCD	010	17/10/2025	Universalidade de Portas NAND e NOR, Simplificação de Circuito Desenvolver a capacidade de adaptar a porta NAND e NOR para utilização como outras portas lógicas fundamentais. Associar isso, bem como os teoremas aprendidos, a simplificação de circuitos digitais
004	29/08/2025	BCD, ASCII e detecção de erros Compreensão dos sistemas de codificação BCD e ASCII	011	24/10/2025	Circuitos combinacionais Compreender estratégias de projeto e simplificação de circuitos digitais combinacionais
005	05/09/2025	Álgebra Booleana Compreensão da lógica aplicada a circuitos digitais, bem como a análise desta por meio da álgebra de Boole	012	06/11/2025	Visita Técnica - Partida Horário reservado para partida da viagem ao Laboratório de Alta Tensão da Universidade Federal de Sergipe
005	12/09/2025	Portas-lógicas Compreensão das portas and, or e not	013	13/11/2025	SAEF
006	19/09/2025	Prática: Construção de Porta-lógica Construir portas lógicas a base de transistores	014	21/11/2025	Laboratório de Eletrônica digital Projeto de circuitos digitais combinacionais
007	26/09/2025	Revisão e Prática: Porta-Lógica 2 Finalizações dos Circuitos, Ou e And; Revisão dos conteúdos para avaliação da primeira unidade	015	28/11/2025	Laboratório e Revisão

Documento assinado eletronicamente

Professor: **JOSÉ JORGE DE OLIVEIRA NETO**

CPF:054.394.045-46

Email:neto.oliveira.273@gmail.com

Host Name:-12.1356,-38.4192

BR.America/Bahia Time Zone:null 2025-12-15 19:02:04.01

CURSO Bacharelado em Engenharia Elétrica		TURMA Eng. Elétrica 9º AN		TURNO Noturno	PERÍODO LETIVO 2025.2
DISCIPLINA Eletrônica Digital	HORÁRIO SEX 19:00 22:00 3 Aula(S)/Semana de	CH 60	PROFESSOR JOSÉ JORGE DE OLIVEIRA NETO		

Nro Aula	Data da aula	Assunto	Nro Aula	Data da aula	Assunto
016	05/12/2025	Avaliação II			
017	12/12/2025	segunda chamada			
018	19/12/2025	Prova Final			
019	12/12/2025	segunda chamada II			

Documento assinado eletronicamente

Professor: **JOSÉ JORGE DE OLIVEIRA NETO**

CPF:054.394.045-46

Email:neto.oliveira.273@gmail.com

Host Name:-12.1356,-38.4192

BR.America/Bahia Time Zone:null 2025-12-15 19:02:04.01